

ANUL IV

[illegible]

	1405A	1405B	1406A	1406B	1407A	1408A	1408B	1409A	1409B	1410A	1410B
	8	Limbaje formale și translaatoare (LFT)									
	9	Ș.I. Iulian Petrila									
M	10	Proiectare VLSI (VLSI)					ECBD	LFT	AC0-2		InvA
	11	Ș.I. Călin Monor				AC2-1	C1-3	C0-2			C2-13
A	12	Sinteză și optimizare logică					InvA		LFT	IP	ECBD
	13	Conf. Mircea Hulea				AC2-1	C2-13		C0-2	C0-4	C1-3
R	14	SOL		STR			LFT	InvA	ECBD	RIW	IP
	15	C2-12		C3-3			C0-3	C2-13	C1-3	C1-4	C0-4
T	16					LFT		RIW			
	17					C0-3		C1-4			
I	18						RIW				
	19						C1-4				

[illegible][illegible][illegible]