

FIȘA DISCIPLINEI
Anul universitar 2021-2022

Decan,
Prof. Vasile-Ion Manta

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică „Gheorghe Asachi” din Iași
1.2 Facultatea	Automatică și Calculatoare
1.3 Departamentul	Calculatoare
1.4 Domeniul de studii	Calculatoare și tehnologia informației
1.5 Ciclul de studii ¹	Masterat
1.6 Programul de studii	Securitatea spațiului cibernetic

2. Date despre disciplină

2.1 Denumirea disciplinei/Cod	Metode de securitate bazate pe hardware și virtualizare						
2.2 Titularul activităților de curs	Conf. dr. ing. Andrei Stan						
2.3 Titularul activităților de aplicații	Conf. dr. ing. Andrei Stan						
2.4 Anul de studii ²	1	2.5 Semestrul ³	1	2.6 Tipul de evaluare ⁴	E	2.7 Tipul disciplinei ⁵	DA

3. Timpul total estimat al activităților zilnice (ore pe semestru)

3.1 Număr de ore pe săptămână	3	din care 3.2 curs	2	3.3a sem.		3.3b laborator	1	3.3c proiect	
3.4 Total ore din planul de învățământ ⁶	42	din care 3.5 curs	28	3.6a sem.		3.6b laborator	14	3.6c proiect	
Distribuția fondului de timp ⁷									Nr. ore
Studiul după manual, suport de curs, bibliografie și notițe									30
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren									34
Pregătire seminarii/laboratoare/proiecte, teme, referate și portofolii									24
Tutoriat ⁸									14
Examinări ⁹									6
Alte activități:									
3.7 Total ore studiu individual ¹⁰	108								
3.8 Total ore pe semestru ¹¹	150								
3.9 Numărul de credite	6								

4. Precondiții (acolo unde este cazul)

4.1 de curriculum ¹²	●
4.2 de competențe	●

5. Condiții (acolo unde este cazul)

5.1 de desfășurare a cursului ¹³	<ul style="list-style-type: none"> ● Sală de curs dotată cu videoproiector, tablă și acces internet
5.2 de desfășurare a seminarului / laboratorului / proiectului ¹⁴	<ul style="list-style-type: none"> ● Sală de laborator cu calculatoare și acces la internet ● Sisteme de operare: Linux cu pachete software pentru emulare și virtualizare (OVP, QEMU, KVM, VirtualBOX) ● Sisteme de dezvoltare cu microcontroler și/sau FPGA

6. Competențele specifice acumulate¹⁵

¹ Licență / Master

² 1-4 pentru licență, 1-2 pentru master

³ 1-8 pentru licență, 1-3 pentru master

⁴ Examen, colocviu sau VP A/R – din planul de învățământ

⁵ DF - disciplină fundamentală, DID - disciplină în domeniu, DS – disciplină de specialitate sau DC - disciplină complementară - din planul de învățământ

⁶ Este egal cu 14 săptămâni x numărul de ore de la punctul 3.1 (similar pentru 3.5, 3.6abc)

⁷ Liniile de mai jos se referă la studiul individual; totalul se completează la punctul 3.7.

⁸ Între 7 și 14 ore

⁹ Între 2 și 6 ore

¹⁰ Suma valorilor de pe liniile anterioare, care se referă la studiul individual.

¹¹ Suma dintre numărul de ore de activitate didactică directă (3.4) și numărul de ore de studiu individual (3.7); trebuie să fie egală cu numărul de credite alocat disciplinei (punctul 3.9) x 24 de ore pe credit.

¹² Se menționează disciplinele obligatoriu a fi promovate anterior sau echivalente

¹³ Tablă, videoproiector, flipchart, materiale didactice specifice etc.

¹⁴ Tehnică de calcul, pachete software, standuri experimentale, etc.

¹⁵ Competențele din Grilele G1 și G1bis ale programului de studii, adaptate la specificul disciplinei, pentru care se repartizează credite (www.rncis.ro sau site-ul facultății)

Număr de credite alocate disciplinei ¹⁶ :		6	Repartizare credite pe competențe ¹⁷
Competențe profesionale	CP1	Cunoașterea conceptelor avansate din domeniul științei calculatoarelor și tehnologiei informației și capacitatea de a opera cu aceste concepte.	1.2
	CP2	Cercetarea științifică și practică privind securitatea sistemelor informatice complexe.	1.2
	CP3	Rezolvarea problemelor pe baza metodelor și tehnologiilor de securizare a sistemelor informatice complexe.	1.0
	CP4	Utilizarea de instrumente specifice domeniului în vederea identificării vulnerabilităților și a amenințărilor de securitate cibernetică.	1.0
	CP5	Proiectarea și dezvoltarea de soluții software cu un înalt grad de securitate orientate pe prevenția și răspunsul la incidente de securitate cibernetică.	0.8
	CP6		
	CPS1		
	CPS2		
Competențe transversale	CT1	Aplicarea, în contextul respectării legislației, a drepturilor de proprietate intelectuală, a principiilor, normelor și valorilor codului de etică profesională în cadrul propriei strategii de muncă riguroasă, eficientă și responsabilă.	0.3
	CT2	Identificarea rolurilor și responsabilităților într-o echipă specializată, luarea deciziilor și atribuirea de sarcini, cu aplicarea de tehnici de relaționare și muncă eficientă în cadrul echipei.	0.3
	CT3	Dezvoltarea spiritului de creativitate, inițiativă și acțiune, pentru actualizarea cunoștințelor profesionale, economice și de cultură organizațională.	0.2
	CTS		

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	<ul style="list-style-type: none"> Familiarizarea studenților cu metode și mijloace hardware și cu soluții de virtualizare pentru asigurarea securității sistemelor de calcul
7.2 Obiective specifice	<ul style="list-style-type: none"> Cunoașterea tipurilor de vulnerabilități, atacuri și contramăsuri hardware Dezvoltarea de soluții hardware pentru creșterea securității Evaluarea măsurilor de securitate hardware

8. Conținuturi

8.1 Curs ¹⁸	Metode de predare ¹⁹	Observații
<ol style="list-style-type: none"> (2h) Circuite electronice digitale – elemente moderne de proiectare (ASIC, FPGA, PCB, embedded systems, SoC, DFT, DFD, bootloaders) (2h) Securitatea hardware vs încrederea în componenta hardware. Standarde de securitate: The Orange Book, NIST-FIPS 140-2 (2h) Atacuri, vulnerabilități, contramăsuri. Tipuri de atacuri hardware (troieni hardware, erori de proiectare, erori ale mediilor și uneltelor de proiectare), piraterie, inginerie inversă (2h) Atacuri pe canale alternative: putere consumată, lanțuri de scanare, trasare memorii cache (4h) Elemente de criptografie modernă: cifruri pe blocuri de date, standardul AES, curbe eliptice, algoritmi de multiplicare Montgomery și Karatsuba, funcții hash. Implementări hardware (2h) Tehnologii pentru implementarea securității hardware: Intel Trusted Execution Technology, ARMTrustZone, Texas InstrumentsM-Shield (4h) Specificația Trusted Platform Module (TPM) (2h) Sisteme reconfigurabile, reconfigurare parțială, arhitectura TinyTPM (2h) Mașini virtuale: taxonomie hipervizoare, proprietăți, management resurse 	Cursul se predă folosind videoproiectorul și tabla și implică discuții cu studenții pe marginea subiectelor prezentate.	

¹⁶ Din planul de învățământ

¹⁷ Creditele alocate disciplinei se distribuie pe competențe profesionale și transversale în funcție de specificul disciplinei

¹⁸ Titluri de capitole și paragrafe

¹⁹ Expunere, prelegere, prezentare la tablă a problematicii studiate, utilizare videoproiector, discuții cu studenții (pentru fiecare capitol, dacă este cazul)

10. (4h) Suport pentru virtualizare în microprocesoarele moderne: Virtual machine monitor (VMM), SVM (Secure Virtual Machine) Hardware, Virtualization Support, Guest Mode, External Access Protection, Interrupt Support, Restartable Instructions, Nested Paging		
11. (2h) Tehnologii complementare pentru asigurarea integrității sistemelor de calcul: Secure Memory Encryption (SME), Machine Check Architecture (MCA)		
Bibliografie curs: Bhunia, Swarup. Hardware Security: A Hands-on Learning Approach. 1st edition. Cambridge, MA: Elsevier, 2018 Debdeep Mukhopadhyay, Rajat Subhra Chakraborty Hardware Security: Design, Threats, and Safeguards 1st Edition, Chapman and Hall/CR, 2014 Jim Smith, Ravi Nair Virtual Machines: Versatile Platforms for Systems and Processes, Morgan Kaufmann, 2005		
8.2a Seminar	Metode de predare ²⁰	Observații
8.2b Laborator	Metode de predare ²¹	Observații
1. (4h) Proiectarea hardware a AES; optimizarea algoritmică și a implementării AES pe o platformă FPGA		
2. (6h) Proiectarea unei arhitecturi Trusted Platform Module (TPM) pe un sistem cu microcontroler		
3. (4h) Emularea RISC-V ISA folosind QEMU pe sisteme native x86		
8.2c Proiect	Metode de predare ²²	Observații
Bibliografie aplicații (seminar / laborator / proiect): Bhunia, Swarup. Hardware Security: A Hands-on Learning Approach. 1st edition. Cambridge, MA: Elsevier, 2018 Debdeep Mukhopadhyay, Rajat Subhra Chakraborty Hardware Security: Design, Threats, and Safeguards 1st Edition, Chapman and Hall/CR, 2014 Jim Smith, Ravi Nair Virtual Machines: Versatile Platforms for Systems and Processes, Morgan Kaufmann, 2005		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori reprezentativi din domeniul aferent programului²³

•

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4a Examen / Colocviu	• Cunoștințe teoretice și practice însușite (cantitatea, corectitudinea, acuratețea)	Teste pe parcurs ²⁴ :	%
		Teme de casă:	50 %
		Alte activități ²⁵ :	%
		Evaluare finală:	50 % (minim 5)
10.4b Seminar	• Frecvența/relevanța intervențiilor sau răspunsurilor	Evidența intervențiilor, portofoliu de lucrări (referate, sinteze științifice)	% (minim 5)
10.4c Laborator	• Cunoașterea aparaturii, a modului de utilizare a instrumentelor specifice; evaluarea unor instrumente sau realizări, prelucrarea și interpretarea unor rezultate	• Răspuns oral • Demonstrație practică	50 % (minim 5)
10.4d Proiect	• Calitatea proiectului realizat, corectitudinea documentației proiectului, justificarea soluțiilor alese	• Autoevaluarea, prezentarea și/sau susținerea proiectului • Evaluarea critică a unui proiect	% (minim 5)
10.5 Standard minim de performanță ²⁶			
• Cunoașterea tipurilor de vulnerabilități, atacuri și contramăsuri hardware			

²⁰ Discuții, dezbateri, prezentare și/sau analiză de lucrări, rezolvare de exerciții și probleme

²¹ Demonstrație practică, exercițiu, experiment

²² Studiu de caz, demonstrație, exercițiu, analiza erorilor etc.

²³ Legătura cu alte discipline, utilitatea disciplinei pe piața muncii

²⁴ Se va preciza numărul de teste și săptămânile în care vor fi susținute.

²⁵ Cercuri științifice, concursuri profesionale etc.

²⁶ Se particularizează la specificul disciplinei standardul minim de performanță din grila de competențe a programului de studii, dacă este cazul.

• Implementarea de soluții hardware pentru creșterea securității

Data completării,
13.01.2021

Semnătura titularului de curs,
Conf. dr. ing. Andrei Stan



Semnătura titularului de aplicații,
Conf. dr. ing. Andrei Stan



Data avizării în departament,
13.01.2021

Director departament,
Conf.dr.ing. Andrei Stan

