

## Lista de lucrări în domeniul de studii Calculatoare și Tehnologia Informatiei

Numele și prenumele: Timis Mihai

Instituția unde este titular: Universitatea Tehnică „Gheorghe Asachi” din Iași

Facultatea: Automatică și Calculatoare

Departamentul: Calculatoare

L I S T A lucrărilor științifice în domeniul disciplinelor din postul didactic

A. Teza de doctorat.

Contributions to the Analysis and Synthesis of Asynchronous Digital Systems and Implementation into FPGA Devices

B. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate în străinătate.

Books chapters:

1. Synthesis of Digital Logical System by Using Logical Function Decomposition Algorithms implemented with PLD - Programmable Logic Devices

Mihai Grigore Timis, Alexandru Valachi, Alexandru Barleanu, Andrei Stan

Research Updates in Mathematics and Computer Science Vol. 1, 6 March 2024, Page 80-94

<https://doi.org/10.9734/bpi/rumcs/v1/7629E>

ISBN 978-81-971164-3-8 (Print)

ISBN 978-81-971164-0-7 (eBook)

DOI: 10.9734/bpi/rumcs/v1

<https://stm.bookpi.org/RUMCS-V1/issue/view/1393>

2. Analytical Methods for Detecting and Eliminating the Static Hazard in Combinational Logic Circuits

Mihai Grigore Timis, Alexandru Valachi, Alexandru Barleanu, Andrei Stan

Research Updates in Mathematics and Computer Science Vol. 2, 29 March 2024, Page 1-16

<https://doi.org/10.9734/bpi/rumcs/v2/7628E>

ISBN 978-81-971889-5-4 (Print)

ISBN 978-81-971889-7-8 (eBook)

DOI: 10.9734/bpi/rumcs/v2

<https://stm.bookpi.org/RUMCS-V2/issue/view/1416>

C. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate în țară, la edituri recunoscute CNCSIS.

1. Make a Brain-Training Clock and Weather Station Device with ESP32, Arduino and FreeRTOS. Sorin M. Panainte, Mihai G. Timiș, Ed. Performantica Iasi, 2020, ISBN: 978-606-685-707-9
2. Proiectarea Logica: Suport de Curs. Grigore Mihai Timis , Ed. Performantica Iasi, 2023, ISBN: 978-630-328-028-8

D. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate pe plan local.

E. Cărți (manuale, monografii, tratate, îndrumare etc.) publicate pe web.

1. Suport Curs – Proiectare Logica, online, 2025.
2. Îndrumar Laborator – Proiectare Logica, online, 2025.

F. Lucrări științifice publicate în reviste cotate ISI sau indexate în baze de date internaționale.

G. Lucrări științifice publicate în reviste din străinătate, 2020-2025

1. SEQUENTIALLY TRIGGERING “TIME-BOMB” TROJAN INTO HARDWARE WIRED MICROSEQUENCER

Mihai Grigore Timis, Alexandru Valachi

INTERNATIONAL JOURNAL OF ELECTRICAL ENGINEERING AND COMPUTER SCIENCE, VOLUME 6, 2024, PAGES: 92-97, ART. #10

DOI: 10.37394/232027.2024.6.10

PRINT ISSN: I 1109-2734

E-ISSN: 2224-266X

## 2. Asynchronous Digital System Architecture and FPGA Implementation

Mihai Grigore Timis, Alexandru Valachi

INTERNATIONAL JOURNAL OF ELECTRICAL ENGINEERING AND COMPUTER SCIENCE, VOL. 24,  
PAGES 289-297, ART. #30

DOI: 10.37394/232027.2024.6.10

PRINT ISSN: E-ISSN: 2769-2507

PRINT YEAR 2025

[HTTPS://WSEAS.COM/JOURNALS/ARTICLES.PHP?ID=11330](https://wseas.com/journals/articles.php?id=11330)

H. Lucrări științifice publicate în reviste din țară, recunoscute CNCSIS.

I. Lucrări științifice publicate în volumele conferințelor.

I1 – lucrări indexate ISI Web of Science

I2 – lucrări indexate BDI, 2020-2025

### 1. HARDWARE IMPLEMENTATION OF A LOW COST MATH MODULE USING MULTIFUNCTIONAL REGISTERS WITH DECODED MODE INPUTS

Mihai Grigore Timis, Alexandru Valachi

THE ANNALS OF "DUNĂREA DE JOS" UNIVERSITY OF GALATI FASCICLE III, 2020, VOL. 45, NO. 2,  
ISSN 2344-4738, ISSN-L 1221-454X ELECTROTECHNICS, ELECTRONICS, AUTOMATIC CONTROL,  
INFORMATICS

<http://www.gup.ugal.ro/ugaljournals/index.php/eeaci/issue/archive>

### 2. CLASSIFICATION OVERVIEW OF THE HARDWARE TROJANS IN DIGITAL CIRCUITS

Mihai Grigore Timis, Alexandru Valachi

THE ANNALS OF "DUNĂREA DE JOS" UNIVERSITY OF GALATI FASCICLE III, 2021, VOL. 46, NO. 2,  
ISSN 2344-4738, ISSN-L 1221-454X ELECTROTECHNICS, ELECTRONICS, AUTOMATIC CONTROL,  
INFORMATICS

<http://www.gup.ugal.ro/ugaljournals/index.php/eeaci/issue/archive>

### 3. TRIGGERING DETECTION TECHNIQUE OF THE HARDWARE TROJANS IN THE COMBINATIONAL LOGIC SYSTEMS

Mihai Grigore Timis, Alexandru Valachi

THE ANNALS OF "DUNĂREA DE JOS" UNIVERSITY OF GALATI FASCICLE III, 2022, VOL. 46, NO. 1,  
ISSN 2344-4738, ISSN-L 1221-454X ELECTROTECHNICS, ELECTRONICS, AUTOMATIC CONTROL,  
INFORMATICS

<http://www.gup.ugal.ro/ugaljournals/index.php/eeaci/issue/archive>

### 4. ANALYSIS OF A SEQUENTIAL HARDWARE TROJAN TRIGGERED BY THE TRANSITIONS OF THE RARE INPUT EVENTS

Mihai Grigore Timis, Alexandru Valachi

THE ANNALS OF "DUNĂREA DE JOS" UNIVERSITY OF GALATI FASCICLE III, 2022, VOL. 46, NO. 1,  
ISSN 2344-4738, ISSN-L 1221-454X ELECTROTECHNICS, ELECTRONICS, AUTOMATIC CONTROL,  
INFORMATICS

<http://www.gup.ugal.ro/ugaljournals/index.php/eeaci/issue/archive>

J. Invenții.

K. Contracte de cercetare.

L.Premii, distincții.

M.Alte realizări semnificative.

Data: 02.03.2026,

Semnătura: Timis Mihai